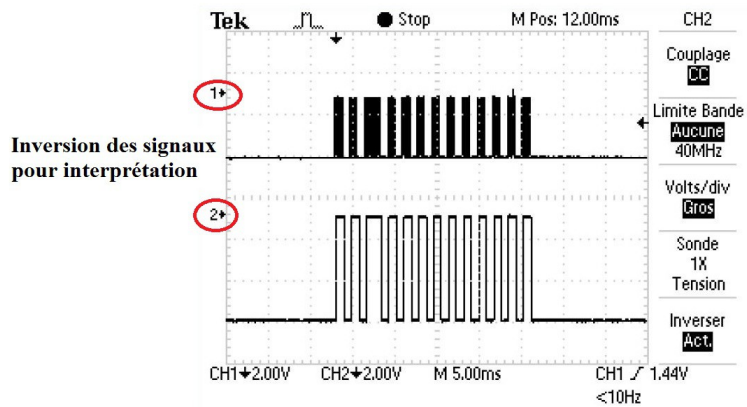
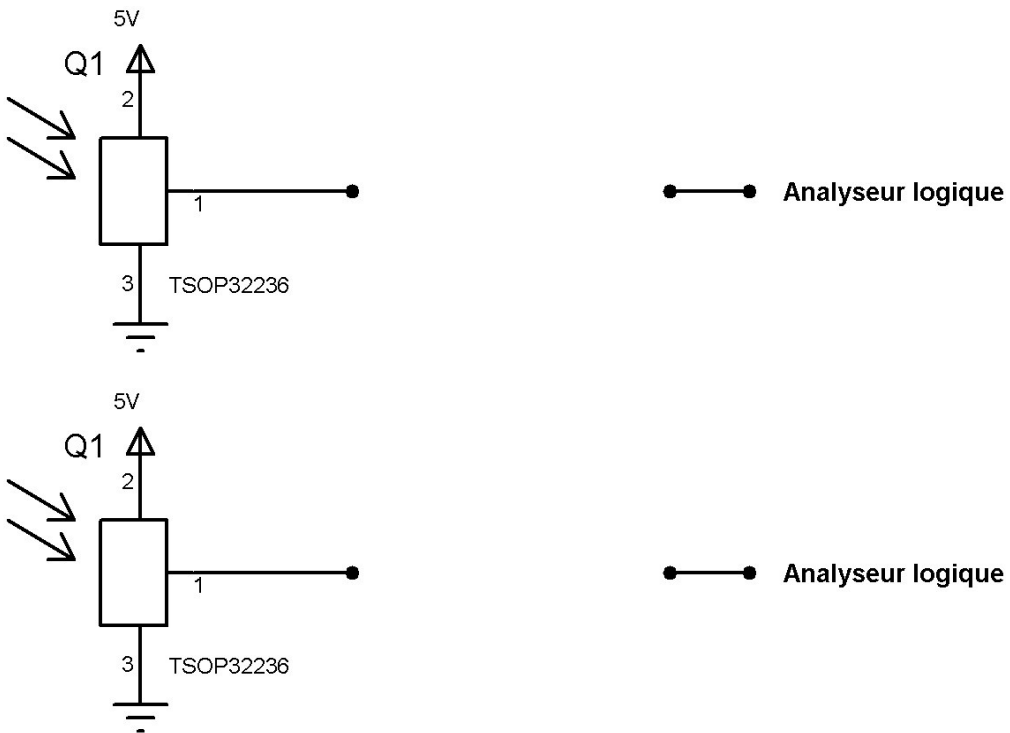


Visualisation et interprétation du signal en sortie d'un récepteur démodulateur TSOP32236



Pour être interprété correctement par l'analyseur logique le signal doit être inversé.
Proposer ci-dessous le schéma de 2 structures de base, différentes, permettant d'obtenir cette inversion.



Compléter le paramétrage de l'interpréteur :