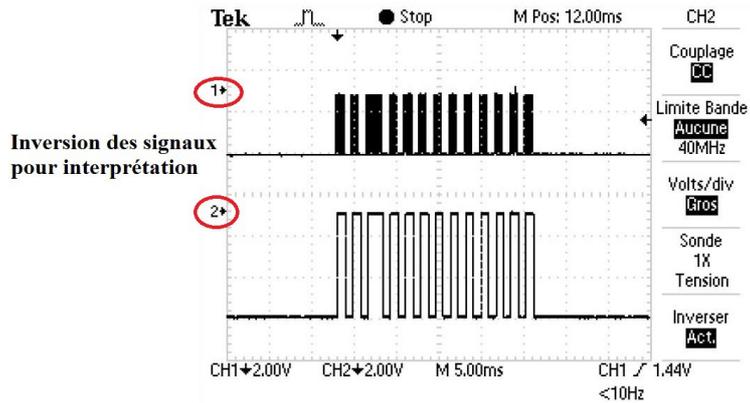
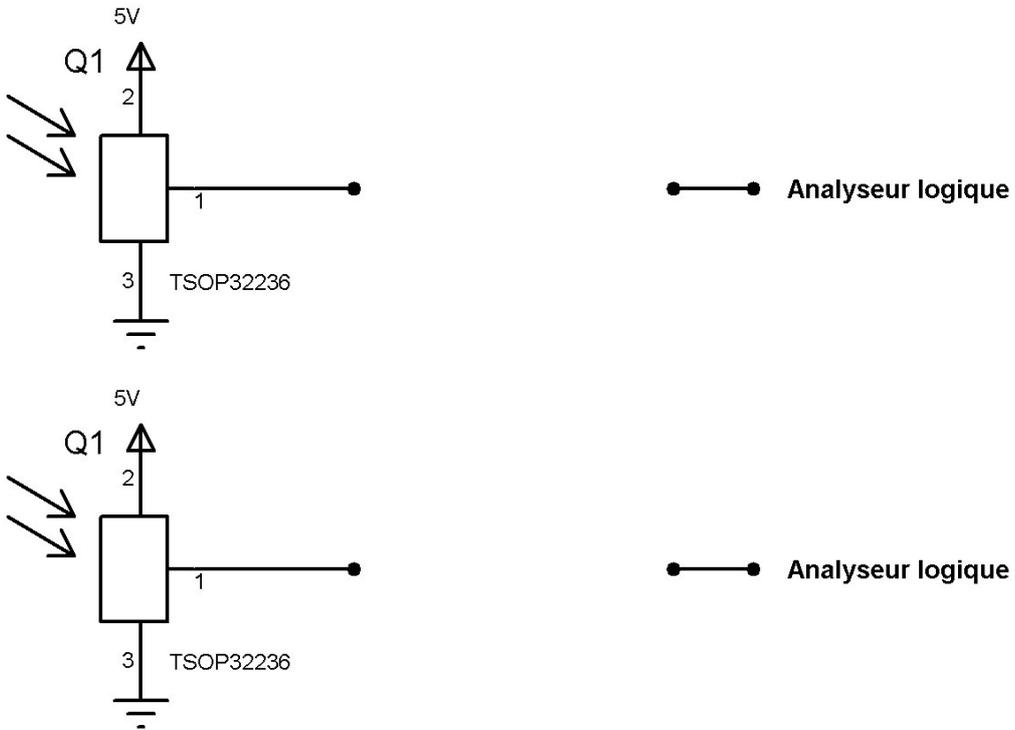


Visualisation et interprétation du signal en sortie d'un récepteur démodulateur TSOP32236



Pour être interprété correctement par l'analyseur logique le signal doit être inversé. Proposer ci-dessous le schéma de 2 structures de base, différentes, permettant d'obtenir cette inversion.



Compléter le paramétrage de l'interpréteur :

Analyzer Settings

Manchester 0 - 'Channel 0'
 Mode Manchester
 Bit Rate (Bits/S) 1500
 negative edge is binary one
 8 Bits per Transfer
 Least Significant Bit Sent First
 Preamble bits to ignore 0
 Tolerance 25% of period (default)

Save Cancel